

Architecture micro-processeurs



Niveau d'étude
BAC +4



ECTS
4 crédits



Composante
École
d'ingénieur
Denis Diderot



Période de
l'année
Semestre 1

En bref

- › **Langue(s) d'enseignement:** Français
- › **Méthode d'enseignement:** En présence
- › **Forme d'enseignement :** Cours magistral & Travaux pratiques
- › **Ouvert aux étudiants en échange:** Oui

en assembleur, entrées/sorties et interruptions, pipeline, caches, mémoire virtuelle.

En bref

LIEU(X)

- › Campus des Grands Moulins

Présentation

OBJECTIFS

Comprendre les bases de l'architecture des ordinateurs.

Pratiquer la conception logique d'un (simple) micro-processeur.

Pratiquer la programmation au niveau d'un langage assembleur.

SYLLABUS

Des transistors aux circuits, représentation des données, transistors et portes logiques, additionneurs, mémoires et circuits séquentiels, architecture d'un micro-processeur, jeux d'instructions et chemins de données, programmation

Pour en savoir plus, rendez-vous sur > u-paris.fr/choisir-sa-formation